

	JURUSAN TEKNIK ELEKTRO FAKULTAS TEKNOLOGI INDUSTRI INSTITUT TEKNOLOGI PADANG	FOR/TLDIII/EED3222/III/2
		FORMULIR
RANCANGAN PROGRAM KEGIATAN PEMBELAJARAN SEMESTER (RPKPS)		No. Formulir
		Edisi
		Revisi
		Berlaku Efektif
		Halaman
		FOR/TLDIII/EED3222/III/2
		01
		0
		16 September 2013
		1 dari 1 Halaman

Mata Kuliah : ELEKTRONIKA ANALOG
 Kode Mata Kuliah / SKS : EED3222 / 2
 Dosen : ALFITH, S.Pd, M.Pd
 Jurusan : Teknik Elektro
 Program Studi : Teknik Listrik D III
 Fakultas : Teknologi Industri
 Kompetensi Mata Kuliah : Setelah mengikuti matakuliah ini, mahasiswa diharapkan mampu menjelaskan konsep berbagai analisa rangkaian elektronika melalui pemahaman konsep dasar elektronika.
 Deskripsi Mata Kuliah : Mata kuliah ini menjelaskan tentang Transistor Efek Medan, Bias DC FET, Penguat FET dan Penguat Daya

Minggu	Kemampuan Akhir Yang Diharapkan	Pokok Bahasan	Sub Pokok Bahasan	Bentuk Pembelajaran	Kriteria (Indikator Penilaian)	Bobot
1	2	3	4	5	6	7
1 (100 mnt)	Mampu memahami dan menjelaskan	Pendahuluan	1. TIU 2. Relevansi 3. Penjelasan kontrak kuliah 4. Prinsip dan prosedur perkuliahan 5. Penjelasan tentang tugas/proyek 6. Penjelasan penilaian	Ceramah, diskusi dan motivasi belajar Membentuk kelompok untuk membuat satu Proyek analog	Kebenaran penjelasan dan keaktifan komunikasi	Tuntas dengan nilai > 81
2 - 4 (300 mnt)	Mampu memahami dan menjelaskan	Transistor Efek Medan	1. Pendahuluan tentang Transistor efek medan 2. Karakteristik Transfer JFET 3. Konstruksi dan karakteristik D-MOSFET 4. Konstruksi dan karakteristik E-MOSFET	Ceramah, diskusi dan tugas Membahas proposal Proyek	Kebenaran penjelasan dan keaktifan komunikasi Proposal proyek kelompok	Tuntas dengan nilai > 81
5 - 7 (300 mnt)	Mampu memahami dan menjelaskan	BIAS DC FET	1. Bias Tetap 2. Bias Sendiri (self-Bias) 3. Bias Pembagi Tegangan	Ceramah, diskusi dan tugas Membahas usulan gambar untuk proyek	Kebenaran penjelasan dan keaktifan komunikasi Proposal proyek kelompok	Tuntas dengan nilai > 81
8 (90 mnt)	UTS (Ujian Tengah Semester)					
9 - 11 (300 mnt)	Mampu memahami dan menjelaskan	Penguat FET	1. Model sinyal kecil FET 2. Analisis Penguat CS 3. Penguat CS dengan RS 4. Rangkaian Pegikut Source 5. Penguat Gate Bersama (CG)	Ceramah, diskusi dan tugas Proyek analog	Kebenaran penjelasan dan keaktifan komunikasi Perakitan proyek	Tuntas dengan nilai > 81
12 - 15 (400 mnt)	Mampu memahami dan menjelaskan	Penguat Daya	1. Kelas Penguat 2. Penguat daya kelas A beban resistor 3. Penguat daya kelas A beban trafo 4. Penguat daya push-pull kelas B 5. Penguat daya komplementer.	Ceramah, diskusi dan tugas Proyek analog	Kebenaran penjelasan dan keaktifan komunikasi Presentasi proyek analog per kelompok	Tuntas dengan nilai > 81
16 (90 mnt)	UAS (Ujian Akhir Semester)					

Dibuat		Diperiksa		Disetujui	
Tanggal	5 September 2013	Tanggal	September 2013	Tanggal	September 2013
Oleh	ALFITH, S.Pd, M.Pd	Oleh	Arfita Yuana Dewi, ST, MT	Oleh	Dr. Ir. M. Yahya, M.Sc.Eng.
Jabatan	Dosen Teknik Elektro	Jabatan	Ketua Jurusan Teknik Elektro	Jabatan	Dekan FTI
Tanda Tangan		Tanda Tangan		Tanda Tangan	